Manual de Instruções – Processador MIPS na placa DE0-CV

Descrição do Projeto:

O projeto consiste em desenvolver um processador MIPS em linguagem de hardware VHDL e rodar em uma placa de desenvolvimento. Os passos consistem em desenvolver instruções do Tipo R, Tipo I e Tipo J. Além disso foi desenvolvido uma Unidade Lógica e Aritmética (ULA) para o processador e as Unidades de Controle do Fluxo de Dados FD e da ULA.

Funções:

**SW0** – Chave que alterna entre a saída da ULA e o valor do Program Counter (PC). Quando a chave está levantada mostra o valor da saída da ULA e quando está abaixada mostra o valor do PC.

**KEY0** – Botão que alterna o pulso de clock. Ao apertar o botão contabiliza um pulso de clock.

Luca e Murilo – Insper – Eng. Comp 6°sem